

# Inhaltsverzeichnis

<b>Vorwort</b>	<b>VII</b>	
<b>1</b>	<b>Schaltnetze und Schaltwerke</b>	<b>1</b>
<b>2</b>	<b>Complementary Metal Oxide Semiconductor (CMOS)</b>	<b>11</b>
<b>3</b>	<b>Binary Decision Diagram</b>	<b>21</b>
<b>4</b>	<b>Fehlerbehandlung, häufigkeitsabhängige Kodierung und Verschlüsselung</b>	<b>29</b>
<b>5</b>	<b>Darstellungen von Ziffern und Zahlen</b>	<b>45</b>
<b>6</b>	<b>Rechnerarchitektur, Speicherorganisation und Internettechnologie</b>	<b>57</b>
<b>7</b>	<b>Programmierung</b>	<b>81</b>
<b>8</b>	<b>Betriebssysteme</b>	<b>95</b>
<b>9</b>	<b>Dateiorganisation</b>	<b>105</b>
<b>Lösungen</b>		<b>115</b>
<b>A</b>	<b>Mathematische Grundlagen</b>	<b>201</b>
<b>Literaturverzeichnis</b>		<b>209</b>